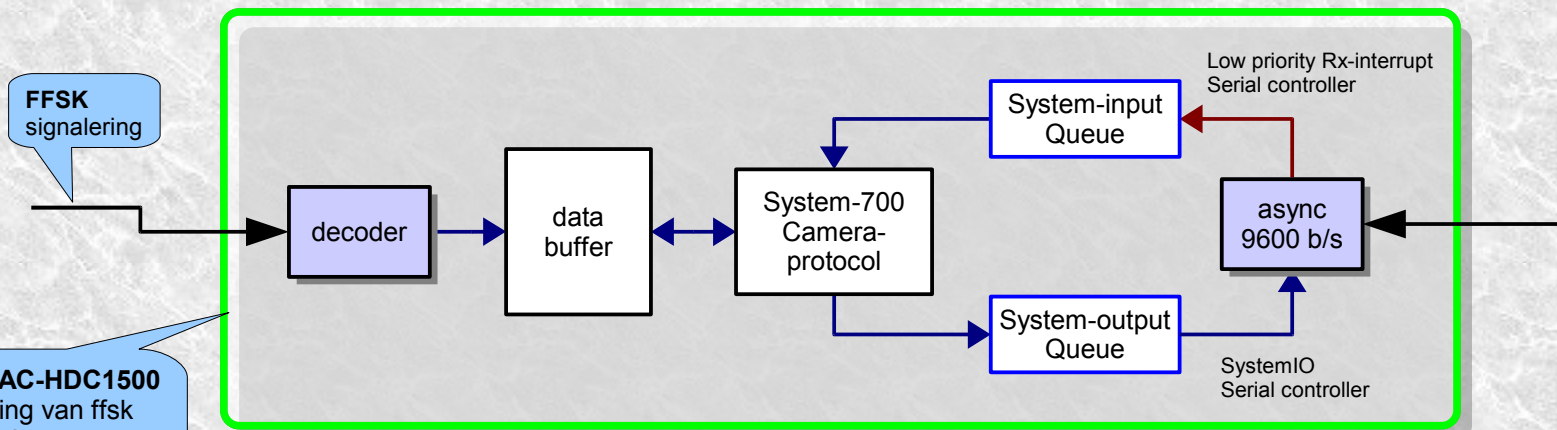


**HDC-1500 databuffer**  
omzetting van 562.500 b/s naar 9600 bits/sec

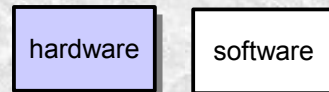
38K4 bits/sec, 8 bits, no-parity hexadecimal debug output

9600 bits/sec, 9 bits, parity, ttl-level



**FFSK** signalering

**NOBDAC-HDC1500**  
omzetting van ffsk signalering naar System-700 camera-protocol



## Projectbeschrijving NOBDAC-HDC1500

- 1 Ontwerp van een proefprint voor HDC-buffer. Zie rechtsboven
- 2 Omzetten printontwerp NOBDAC-RS. Zie onder
- 3 Ontwerp van NOBDAC-HDC1500 print. Zie rechtsonder
- 4 Ontwikkelen software voor HDC-bufferprint. Conversie en buffering van 562.500 bits/s naar 9600 bits/s.
- 5 Testen buffer-software met testgenerator voor System-700 dataformaat. <http://web.inter.nl.net/users/R.G.Logchies/Test1.jpg>
- 6 Bestellen onderdelen niet in voorraad.
- 7 Productie van proefprints voor HDC-buffer en testen software. <http://web.inter.nl.net/users/R.G.Logchies/Test2.jpg>  
<http://web.inter.nl.net/users/R.G.Logchies/Test3.jpg>
- 8 Ontwerp simulatie software voor het System-700 protocol als camera op de PC en remote-control software op een NOBDAC-RS print. <http://web.inter.nl.net/users/R.G.Logchies/HDC1500.exe>
- 9 Software-evaluatie en testen met een HDC-1500 camera.
- 10 Productie van NOBDAC-HDC1500 print.

